



高精度贴片衰减器

■PAT 系列

特 长

- 单个衰减器覆盖频带宽
- 和一般的贴片电阻一样有工字电极，便于安装
- 提供从 1005 到 3042 的尺寸，这有助于设备的小型化。

用 途

- 手机基站
- 无线通信模块
- 宽带测试仪



◆品名构成

PAT 1632 - C - 3dB - T1

料号

包装数量:
T= 带 (T10/T1/T2/T5), B= 散装

衰减量

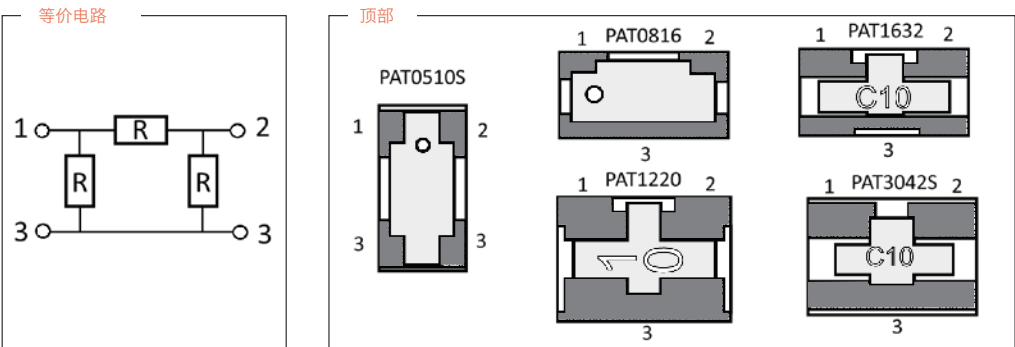
尺寸 : PAT0510S,PAT0816
PAT1220,PAT1632,PAT3042S

阻抗: C=50Ω D=75Ω

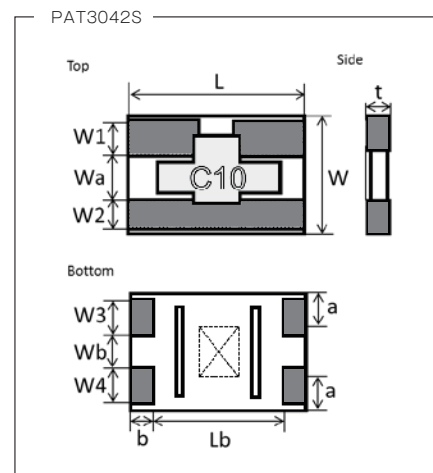
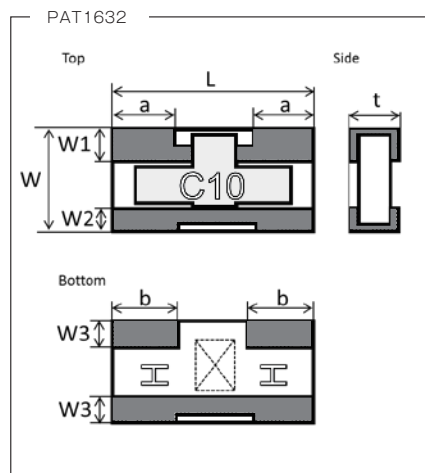
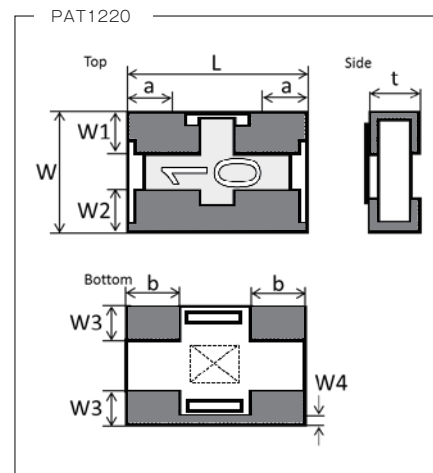
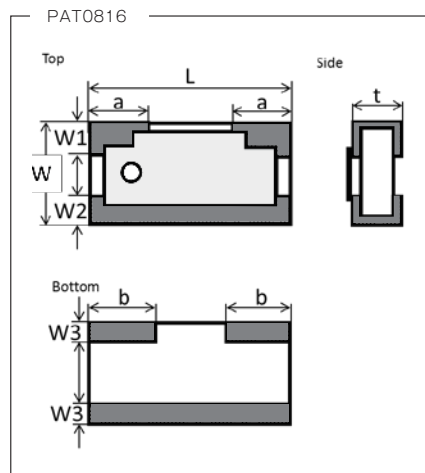
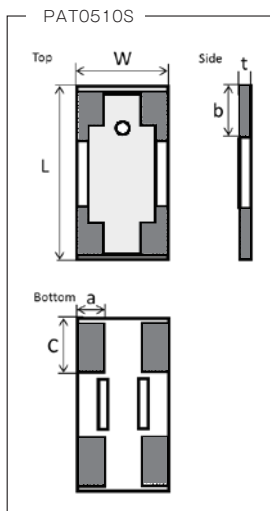
◆额 定

型 号	PAT0510S			PAT0816			PAT1220	PAT1632		PAT3042S	
衰 减 量	0 ~ 3dB (1dB step)	4 ~ 7dB (1dB step)	8 ~ 10dB (1dB step)	0 ~ 3dB (1dB step)	4 ~ 7dB (1dB step)	8 ~ 10dB (1dB step)	0 ~ 10dB (1dB step)	0 ~ 10dB (1dB step)	16dB	0 ~ 10dB (1dB step)	16,20dB
衰 减 精 度	±0.3dB	±0.5dB	±0.7dB	±0.3dB	±0.5dB	±0.7dB	±0.3dB	±0.3dB	±0.5dB	±0.3dB	±0.5dB
阻 抗	50Ω (C)			50Ω (C)				50Ω (C)		50Ω (C), 75Ω (D)	
V S W R	＜1.3			＜1.3(～6GHz) ＜1.5(6～10GHz)			＜1.3	＜1.3		＜1.2(50Ω) ＜1.3(75Ω)	
使 用 频 率	DC～10GHz			DC～10GHz				DC～3GHz		50Ω: DC～3GHz 75Ω: DC～2GHz	
额 定 功 率	32mW			64mW			100mW	125mW		250mW	
额定使用温度	70℃										
使用温度范围	－55℃～＋125℃										
包 装 数 量	10,000片 / 卷 (T10)			100个 / 袋 (B) 1,000个 / 卷 (T1) 5,000个 / 卷 (T5)						50个 / 袋 (B) 1,000个 / 卷 (T1) 2,000个 / 卷 (T2)	

◆等价电路和 pin 构成



◆外形尺寸



型号	L	W	t	a	c	b
PAT0510S	1.00±0.05	0.50±0.05	0.34±0.05	0.12±0.04	0.27±0.05	0.25±0.05

(unit : mm)

型号	L	W	t	a	b	W1	W2	W3	W4
PAT0816	1.60±0.10	0.80±0.10	0.40±0.10	0.50±0.15	0.50±0.10	0.25±0.10	0.15±0.10	0.20±0.10	—
PAT1220	2.00±0.10	1.25±0.10	0.40±0.10	0.50±0.20	0.60±0.20	0.40±0.20	0.40±0.20	0.35±0.20	< 0.25
PAT1632	3.20±0.20	1.60±0.20	0.40±0.10	1.00±0.25	1.00±0.25	0.55±0.25	0.40±0.25	0.40±0.20	—

(unit : mm)

型号	L	W	t	a	b	Lb
PAT3042S 50Ω(C)	4.20±0.20	3.00±0.20	0.80±0.15	0.80±0.20	0.50±0.20	3.10±0.20
PAT3042S 75Ω(D)	4.20±0.20	3.00±0.20	0.80±0.15	0.80±0.20	0.30±0.20	3.50±0.20

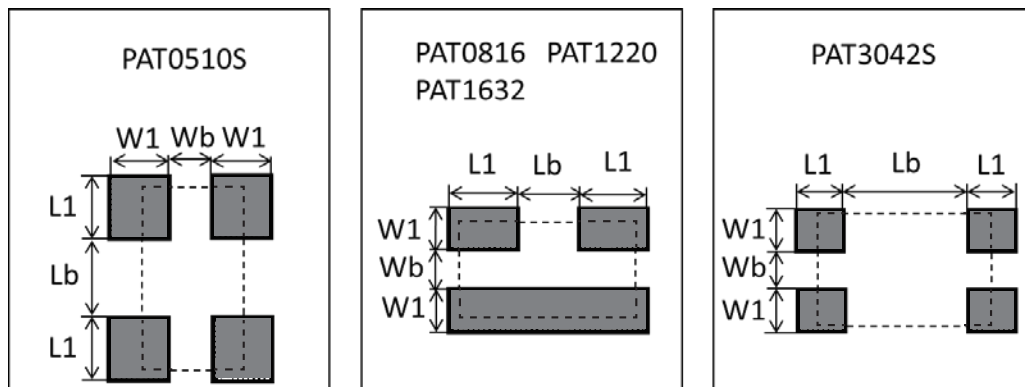
型号	W1	W2	Wa	W3	W4	Wb
PAT3042S 50Ω(C)	0.95±0.20	0.80±0.20	1.05±0.20	0.95±0.20	0.95±0.20	0.95±0.20
PAT3042S 75Ω(D)	0.55±0.20	0.60±0.20	1.55±0.20	0.55±0.20	0.60±0.20	1.55±0.20

(unit : mm)

高精度贴片衰减器

■PAT 系列

◆推荐焊盘（焊接引脚）



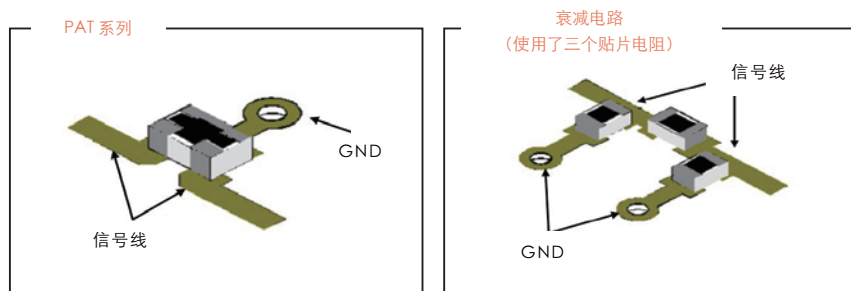
尺寸	W1	Wb	L1	Lb
PAT0510S	0.30	0.20	0.35	0.37
PAT0816	0.40	0.30	0.60	0.50
PAT1220	0.70	0.50	0.80	0.70
PAT1632	0.80	0.65	1.20	1.00
PAT3042S (50Ω)	1.10	0.90	1.20	2.90
PAT3042S (75Ω)	1.00	1.10	1.00	3.30

(unit : mm)

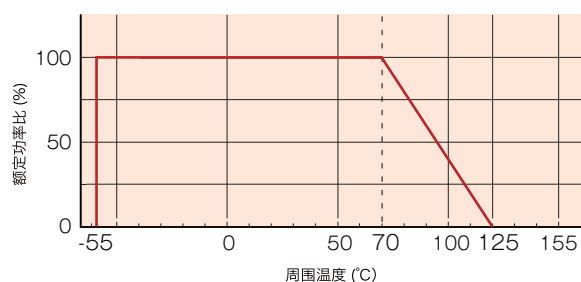
◆PAT 系列的优点

三个电阻元件集成在芯片衰减器内部。如果使用分立电阻器来构造衰减器，则需要 3 个电阻器。一个衰减器取代 3 个电阻器的优点是：

- 1) 三个精密电阻器集成为一个衰减器。因此，这种衰减器可以很容易地实现精确衰减。
- 2) 由于三个元件集成在一个小范围内，寄生电容和电感被最小化，并且很容易获得所需的衰减。
- 3) 一个衰减器可替代 3 个分开的电阻器，有利于电路的小型化，提高电路的可靠性。

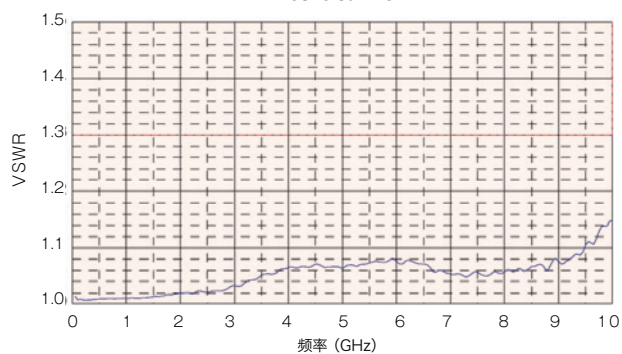


◆负荷减轻曲线

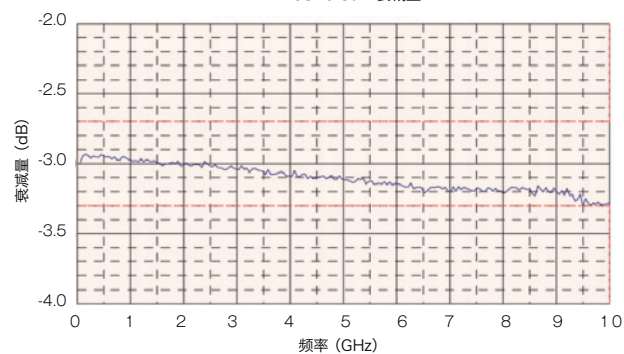


◆ 高频特性

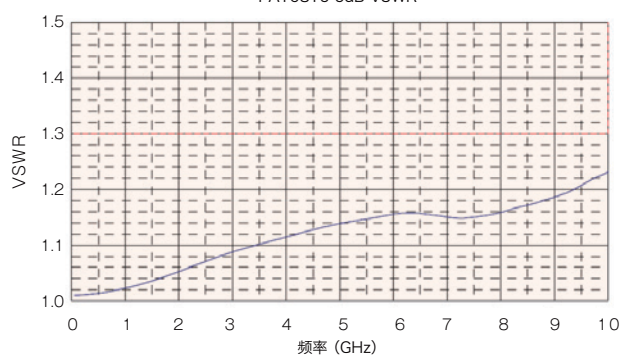
PAT0816 3dB VSWR



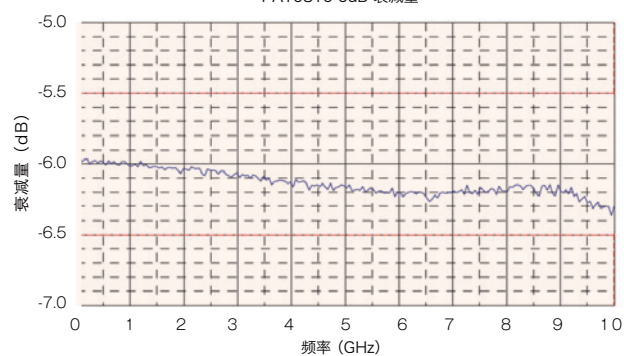
PAT0816 3dB 衰减量



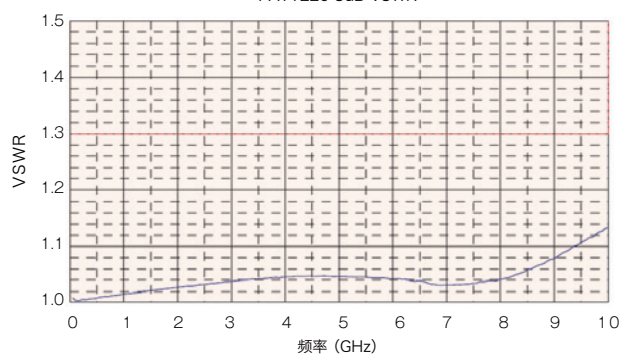
PAT0816 6dB VSWR



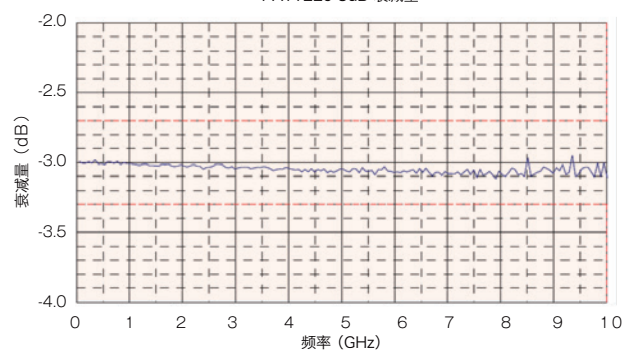
PAT0816 6dB 衰减量



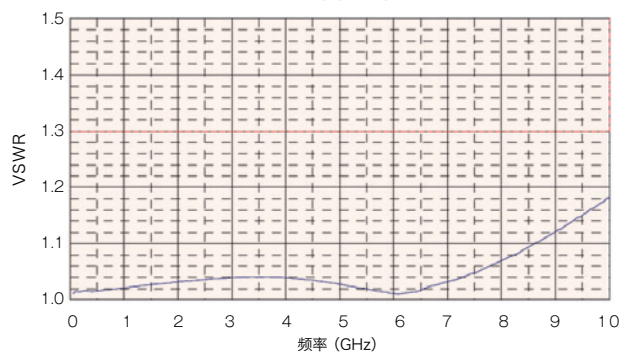
PAT1220 3dB VSWR



PAT1220 3dB 衰减量



PAT1220 6dB VSWR



PAT1220 6dB 衰减量

